

Design for Test Engineer (m/w/d) - REF84987L

Vaše náplň práce

Als DFT-Ingenieur (m/w/divers) für Continental ASICs definieren und implementieren Sie DFT- (Design for Test) und BIST- (Built-In Self-Test) Konzepte. Sie entwickeln außerdem DFT-Spezifikationen und treiben die DFT-Architektur und -Methoden für Designs sowie IPs voran, um die Testabdeckung zu maximieren und gleichzeitig die Kosten zu minimieren.

Sie haben die Möglichkeit, an den vielfältigen innovativen Automobilanwendungen von Continental mitzuarbeiten und optimale Lösungen für deren spezifische Anforderungen zu finden. Besonderes Augenmerk gilt dabei der Erfüllung der strengen Automobilanforderungen.

Zu Ihren Aufgaben gehören insbesondere folgende Tätigkeiten:

- Definieren und implementieren Sie DFT- (Design for Test) und BIST- (Built-In Self-Test) Konzepte sowie IPs, um die Testabdeckung zu maximieren und gleichzeitig die Kosten zu minimieren
- Definieren und entwickeln Sie Skripte für die automatische Scan-Einfügung, führen Sie die Scan-Einfügung aus und erstellen Sie ATPG (Automatic Test Pattern Generation)
- Durchführen von Testabdeckungsanalysen und -verbesserungen
- Leiten und verwalten Sie SOC-Design-for-Test-Aktivitäten für komplexe Projekte und stellen Sie die erfolgreiche Ausführung, Herstellbarkeit und Qualitätspläne sicher
- Entwickeln Sie eine vollständige DFT-Implementierung auf Chip- und Blockebene anhand der Spezifikationen und der Produktabdeckungs-, Qualitäts- und Herstellbarkeitsziele
- Gemeinsam entwickeln Sie Innovationen und Verbesserungen der DFT-Methodik für Continental
- Enge Zusammenarbeit mit den beiden Hauptschnittstellen Chipdesign und Halbleiterfertigung sowie verwandten Bereichen
- Implementierung und Verifizierung von Testfunktionen für unsere System-on-Chip-Designs
- Erstellung und Simulation von Testmustern für Produktionstests
- Entwicklung von DFT-Spezifikationen und Förderung von Fluss- und Methodenverbesserungen
- Implementierung und Validierung von DFT-Strukturen wie z.B. LBIST, MBIST, IP-Tests, Scan und Komprimierung
- Technische Beratung anderer DFT-Ingenieure, Konzeptingenieure, Digitaldesigner, Teams für physische Implementierung und funktionale Verifizierung
- Verifizierung, Unterstützung und Verständnis der Musterbereitstellung an die Post-Silicon-Testentwicklungsteams. Bereitstellung der vollständigen Chipanforderungen für das Testentwicklungsteam. Verstehen der Testanforderungen und Bereitstellen der Muster in den vom Testteam benötigten Formaten
- Zusammenarbeit mit funktionsübergreifenden IP- und SOC-Teams zur



ID pracovní pozice
REF84987L

Obor
Inženýrství

Lokalita
Frankfurt am Main

Úroveň vedení lidí
Vedení sebe

Flexibilita práce
Hybridní práce

Kontakt
Daniela Krebs

Právnícká osoba
Continental Automotive Technologies GmbH

Definition der Strategie für DFT-Architektur, Verifizierung und Design-Flow-Automatisierung

- Beteiligung an der gesamten Entwicklung und frühzeitiges Feedback an die Konzept-, Architektur- und Designteams zu möglichen DFT-Problemen
- Definieren, Entwickeln und Verbessern von DFT-Prozessabläufen und -Methoden zur kontinuierlichen Verbesserung
- Enge Zusammenarbeit mit dem IC-Design während der Testplan- und DFT-Definition, der Pre-Silicon-Verifizierung (Chip-Level-Verifizierung) und der Post-Silicon-Validierung
- Enge Zusammenarbeit mit dem IP-Testentwicklungsteam zur Definition von Testschemata und Implementierungsstilen

Váš profil

- Abgeschlossenes Studium der Elektrotechnik/Mikroelektronik/Physik oder eine vergleichbare Qualifikation
- Langjährige einschlägige Berufserfahrung
- Nachgewiesene Expertise im DFT-Engineering mit ausgewiesener Erfahrung in der technischen Innovation
- Erfahrung in der Entwicklung von DFT-Spezifikationen und der Weiterentwicklung von DFT-Architekturen und -Methoden für Designs
- Erfahrung mit Industriestandards und -praktiken im DFT-Bereich – einschließlich ATPG, JTAG, MBIST und Kompromissen zwischen Testqualität und Testzeit
- Kenntnisse in SystemVerilog RTL, TCL, Python und Unix/Linux-Umgebungen
- Vertrautheit mit den DFT-Tools von Siemens, Cadence und Synopsys
- Sehr gute Englischkenntnisse (schriftlich und mündlich)
- Teamplayer mit guten Kommunikations- und Verhandlungsfähigkeiten
- Kundenorientierung (antizipiert und versteht die Bedürfnisse der Kunden)
- Motivation und Inspiration (handelt integer und dynamisch)

Die Bewerbungen von schwerbehinderten Menschen sind willkommen.

Co nabízíme

Sind Sie bereit, Ihre Karriere auf das nächste Level zu heben und Teil von etwas Großem zu werden? Bewerben Sie sich jetzt und werden Sie Teil von AUMOVIO, um gemeinsam mit uns die Mobilität der Zukunft zu gestalten!

Sind Sie bereit, Ihre Karriere auf das nächste Level zu heben und Teil von etwas Großem zu werden? Bewerben Sie sich jetzt und werden Sie Teil von AUMOVIO, um gemeinsam mit uns die Mobilität der Zukunft zu gestalten!

O nás

Der Continental-Unternehmensbereich Automotive befindet sich aktuell auf dem Weg in die Unabhängigkeit und soll im September 2025 als

eigenständiges Unternehmen unter dem Namen AUMOVIO an die Börse gehen. Mit über -93.000 Mitarbeitenden weltweit und einem Umsatz von -20 Milliarden Euro stehen wir am Beginn einer spannenden neuen Ära.

AUMOVIO steht für hoch entwickelte Elektronikprodukte und moderne Mobilitätslösungen. Ergänzend zur starken Marktposition mit innovativen Sensorlösungen und Displays sowie technologisch führenden Brems- und Komfortsystemen, verfügt AUMOVIO über große Expertise bei Software, Architekturplattformen und Assistenzsystemen für den stark wachsenden Zukunftsmarkt software-definierter und autonomer Fahrzeuge. Unser Ziel ist es, die Mobilität der Zukunft sicher, begeisternd, vernetzt und autonom zu gestalten.